

연수 제안서

연구 분야	반도체 나노입자 전자구조 계산
연구 과제명	QD-LED 소자 성능 향상을 위한 소자 내의 electronic trap 분석 및 원인 규명
연수 제안 업무	DFT 전산 모사를 통한 반도체 나노입자 분석
<p>(연수 내용)</p> <p>- 연수기간 : 2022.3-2022.8</p> <p>- 연수 내용 :</p> <ol style="list-style-type: none">반도체 나노입자의 전자구조 계산<ul style="list-style-type: none">-실험 조건/결과에 맞추어 반도체 나노입자에 대한 전산 모사 환경 구축-반도체 나노입자의 전자구조 계산과 실험 결과와의 상관 관계 규명반도체 나노입자의 표면에너지와 리간드와의 상관 관계 계산<ul style="list-style-type: none">-반도체 나노입자 표면 모사-리간드/표면흡착물에 따른 반응 에너지 및 전자구조 변화 모사반도체 나노입자의 결함 분석 실험 결과 원인 규명을 위한 계산<ul style="list-style-type: none">-전산 모사 결과와 반도체 나노입자 결함 분석 결과 비교 및 분석 <p>필수 요건:</p> <p>석사 학력 이상 또는 2월 석사 예정자</p> <p>DFT VASP 유경험자</p>	
소속 부 서 : 인공뇌융합연구단	
연수 책임자 : 황규원	