

## 연수 제안서 금드번호: 0301

연구 분야	화합물반도체 태양전지
연구 과제명	이동기기용 III-V 화합물반도체 초고율 플렉서블 셀/모듈 기술개발
연수 제안 업무	태양전지 제작공정
<p>(연수 내용)</p> <ul style="list-style-type: none"> <li>- III-V족 화합물 반도체 태양전지를 제작하고 측정하는 기술</li> <li>- III-V족 화합물 반도체 태양전지 구조 성장 기술</li> <li>- wafer bonding 기술</li> </ul>	
<p>소속 부 서 : 광전소재연구단</p> <p>연수 책임자 : 최 원준</p>	

## 연수 제안서     균트번호 10302

연구 분야	Post-Si 반도체 소자
연구 과제명	III-V 화합물반도체 및 Ge을 이용한 MOSFET 및 monolithic 3D integration 기술 개발
연수 제안 업무	반도체 박막 에피 성장 및 FET 소자 공정
<p>(연수 내용)</p> <ul style="list-style-type: none"> <li>● 스케일링 한계에 직면한 실리콘 기반의 전자소자를 대체하고, 인공지능 시대에 부합하는 고성능/저전력의 차세대 반도체소자 기술 개발</li> <li>● 높은 전자 및 정공 이동도를 가지는 III-V 화합물반도체 및 Ge을 초고진공 박막 증착하여 트랜지스터의 채널 구조를 제작</li> <li>● 수십 나노미터 두께의 박막을 웨이퍼 본딩을 통해 실리콘 기판 상으로 접합하는 DWB &amp; ELO 기술</li> <li>● 클린룸 공정을 통해 MOSFET 소자 제작하고 전기적 특성을 측정 분석</li> <li>● CMOSFET 구현을 위하여 수직으로 소자 구조를 stacking하는 monolithic 3D integration 하고 이를 뉴로모픽 소자에 응용</li> <li>● 0.5V 이하의 구동전압에서 동작하는 post-Si 소자 기술 개발 목표</li> </ul>	
<p>소속 부 서 : 스핀융합연구단</p> <p>연수 책임자 : 김 형 준</p>	

## 연수 제안서     근로번호: 0302.

연구 분야	비휘발성 메모리 기반 응용 소자 및 알고리즘
연구 과제명	비휘발성 메모리 기반 암호화, 난수 발생 소자 및 알고리즘
연수 제안 업무	소자 측정 및 분석, 데이터 처리
<p>(연수 내용)</p> <p>비휘발성 메모리 소자를 기반으로 암호화 소자 및 난수 발생 소자를 구현하고, 소자의 특성을 분석함.</p> <ul style="list-style-type: none"> <li>○ 소자 공정 진행 통한 소자 제작</li> <li>○ 소자 I-V 특성 측정 및 분석 ( DC, pulse 특성)</li> <li>○ 암호화 알고리즘 구현 및 특성 분석</li> <li>○ 난수 발생 알고리즘 구현 및 특성 분석</li> <li>○ 소자 특성 측정한 데이터 처리 및 알고리즘 구현 위한 프로그램 작성</li> </ul>	
<p>소속 센터/단명 : 광전소재연구단</p> <p>연수 책임자 : 주현수</p>	

## 연수 제안서     코드번호: 0303

연구 분야	광-전 박막 소재
연구 과제명	수요대응형 태양광모듈 구현을 위한 비접촉식 박막미세가공 기술 개발
연수 제안 업무	광-전 박막 합성 및 평가
<p>(연수 내용)</p> <ul style="list-style-type: none"> <li>○ 박막태양전지용 투명전극 소재 합성 및 후처리               <ul style="list-style-type: none"> <li>- 마그네트론 스퍼터링,</li> <li>- 전자빔 증착</li> <li>- 열처리</li> </ul> </li> <li>○ 투명전극 소재 특성평가               <ul style="list-style-type: none"> <li>- 박막의 전기적 특성 평가</li> <li>- 박막의 투과 반사 특성 및 광학 상수 분석</li> <li>- 박막의 구조 및 조성 분석</li> </ul> </li> <li>○ 박막태양전지 고효율화를 위한 고이동도 투명전극 소재 연구</li> <li>○ 박막태양전지 모듈화 공정을 위한 박막의 레이저 가공</li> </ul>	
<p>소속 부 서 : 전자재료연구단</p> <p>연수 책임자 : 김원목</p>	

## 연수 제안서

근로번호: 0303

연구 분야	양자정보 소자 개발
연구 과제명	Large-scale 양자컴퓨팅 원천기술 개발
연수 제안 업무	다이아몬드 스핀 큐비트 소재 개발
<p>○ 연구 필요성 및 주요 내용</p> <p>다이아몬드 점결함(point defect)의 일종인 NV센터 같은 color center들은 가시광선 영역에서 강한 빛을 방출하기 때문에 단일 결함을 분리해 내어 단광자 광원으로 사용할 수 있음. 또한 이 color center에서 방출하는 빛의 방출 특성들은 스핀 상태에 따라 큰 차이를 보이기 때문에 이 특성을 이용하면 스핀의 상태를 광학적으로 측정하는 것이 가능하여 단일 결함을 양자정보처리/양자 측정을 위한 스핀 큐비트로 사용하는 것이 가능. 이 연구에서는 여러 큐비트를 집적하여 큐비트 집적 소자 제작을 가능케 할 기술을 개발하고자 하며 이를 위해 다수의 스핀 큐비트가 집적된 양자 노드(quantum node)의 생성 및 제어, 측정 기술 연구에 참여할 학생연구원을 모집하고자 함.</p> <p>이 연구에 참여하는 학생연구원은 해당 연구과제 수행에 필요한 양자역학, 양자광학, 자기 공명, 고체물리학에 대한 이해를 넓혀 가면서 스핀 큐비트 제작에 필요한 공정 기술 및 스핀 큐비트를 다양한 양자정보 처리 기술에 사용할 수 있도록 가능케 하는 실험 기술들을 배워가게 될 것임. 또한 다양한 외국 연구 그룹과의 공동 연구 기회도 제공 받을 수 있음.</p> <p>○ 기타 사항</p> <ul style="list-style-type: none"> <li>- 참여연수생은 국내외 대학과 공동연구를 진행할 것임.</li> <li>- 국내외 논문 발표 및 워크숍 참여지원</li> <li>- 각종 연구 및 교육 프로그램 지원</li> </ul>	
<p>소속 부 서 : 양자정보연구단</p> <p>연수 책임자 : 이상윤</p>	

## 연수 제안서     큰번호:0303

연구 분야	양자컴퓨팅
연구 과제명	Large-scale 양자컴퓨팅 원천기술 개발
연수 제안 업무	선형광학계 기반 양자정보처리 소자 개발 및 측정
<p>○ 연구 필요성</p> <ul style="list-style-type: none"> <li>- 선형광학계를 기반으로한 양자측정 (e.g. Bell 측정)은 1) 하이브리드 양자컴퓨팅 방식의 주요 핵심 기술 및 2) 양자전송 등 양자통신의 핵심 기술임.</li> <li>- 이러한 선형광학계 기반 양자측정 소자를 집적화하는 기술은 향후 양자컴퓨팅 구현에 필수적임.</li> </ul> <p>○ 연구 주요 내용</p> <ul style="list-style-type: none"> <li>- Integrated quantum photonics chip 설계 및 제작</li> <li>- Integrated quantum photonics chip 특성 분석</li> <li>- 제작한 선형광학계 기반 양자컴퓨팅 소자를 이용한 양자간섭 및 양자정보 실험 연구</li> </ul> <p>○ 기타사항</p> <ul style="list-style-type: none"> <li>- 참여연수생은 국내외 대학과 공동연구를 진행할 것임.</li> <li>- 국내외 논문 발표 및 워크숍 참여지원</li> <li>- 각종 연구 및 교육 프로그램 지원</li> </ul>	
<p>소속 부 서 : 양자정보연구단</p> <p>연수 책임자 : 김용수</p>	

## 연수 제안서 교내번호: 0304

연구 분야	칼코지나이드 기반 신경모사 소자 개발
연구 과제명	Temporal learning 신경망모사 회로설계
연수 제안 업무	칼코지나이드 재료를 이용한 OTS 소자 기반 뉴런 모방 소자 연구
<p>(연수 내용)</p> <p>(1) 비정질 칼코지나이드 재료를 이용한 Ovonic Threshold Switching (OTS) 소자 제작</p> <p>(2) OTS 소자를 이용한 뉴런 모방 소자 제작 및 특성 분석</p> <p>(3) OTS 기반 인공뉴런-시냅스-인공뉴런로 이루어진 단위 신경망 모사 회로 제작 및 특성 분석</p> <p>(4) 단위 신경망 모사 회로를 이용한 학습 기능 알고리즘 및 구현 기술 개발</p>	
<p style="text-align: right;">소속 센터/단명 : 전자재료연구단</p> <p style="text-align: right;">연수 책임자 : 이 수 연</p>	